



CALYPTO DESIGN SYSTEMS

L'obiettivo della società, fondata nel 2002, è lo sviluppo di prodotti Eda basati su una tecnologia innovativa e proprietaria in grado di collegare i flussi di progetto dei modelli a livello di sistema e Rtl (Register Transfer Language) al fine di supportare tempi di verifica ridotti e progetti a un livello più elevato di astrazione sequenziale. Le soluzioni della società supportano le necessità sia dei progettisti a livello di sistema sia dei progettisti che operano a livello Rtl. Il primo prodotto basato su questa tecnologia sarà annunciato entro il secondo trimestre di quest'anno.

www.calypto.com

CELOXICA

La novità più importante è rappresentata da Rc250, la nuova piattaforma di sviluppo e di prototipazione di SoC programmabile. Questo package mette a disposizione dei progettisti un ambiente desktop hw/sw completo per lo sviluppo di sistemi complessi. Espressamente concepito per la creazione in tempi brevi di applicazioni di comunicazione e multimediali a elevate prestazioni e alto throughput, Rc250 dispone di una vasta gamma di periferiche compresi I/O video analogici e digitali, due canali Gigabit Ethernet e Usb 2.0. Le Api a livello di sistema consentono la progettazione congiunta delle componenti hardware e software e l'esplorazione a livello architetturale delle partizioni, favorendo anche il riutilizzo di blocchi Ip mediante l'astrazione dei dettagli specifici a livello di scheda dal codice dell'applicazione. La libreria Psl (Platform Support Library), inoltre, semplifica l'accesso alle caratteristiche a livello di scheda a partire dal livello Esl (Electronic System Level).

www.celoxica.com

COFLUENT DESIGN

L'azienda ha ampliato le potenzialità di CoFluent Studio, il proprio toolset per la simulazione e la modellazione a livello di sistema. La più recente release include funzioni per l'analisi di variabili quali utilizzazione delle risorse, consumo di potenza, utilizzo della memoria e costi su base locale oppure globale. Il tool genera e fa girare modelli SystemC eseguibili dell'intero sistema e visualizza automaticamente l'evoluzione di queste variabili nel tempo in modo tale che i progettisti possono identificare le configurazioni di sistema ottimizzate per ciascun parametro del sistema.

www.cofluentdesign.com

CONCEPT ENGINEERING

A questa edizione della fiera la società ha introdotto NiviewVX, una soluzione che permette a coloro che utilizzano l'ambiente wxWidgets di creare in tempi brevi Gui (Graphical User Interface) di debugging a elevate prestazioni per i loro tool Eda. L'ambiente wxWidgets mette a disposizione di coloro che sviluppano tool Eda un'interfaccia di programmazione di semplice uso per la scrittura di applicazioni Gui da utilizzare su più piattaforme. I progettisti devono semplicemente collegare la libreria appropriata per la loro piattaforma (Windows/Unix) e compilatore (C++) e l'applicazione adotterà il "look & feel" adatto per la piattaforma.

Tra gli altri prodotti offerti dall'azienda di Friburgo si possono menzionare T-engine, un "motore" di visualizzazione per strutture a livello di transistor; Gate Vision, analizzatore di progetto capace di generare schemi circuitali di semplice lettura da qualsiasi netlist Bverilog o Edif e SpiceVision, tool di visualizzazione interattivo utile per il debug e l'analisi di circuiti e modelli Spice.

www.wxwidgets.org

EVE

La società ha sviluppato un approccio completamente nuovo per quanto concerne la verifica assistita dall'hardware che abbina i vantaggi dell'emulazione di tipo tradizionale e della prototipazione rapida all'interno di un ambiente unificato da utilizzare per la validazione del software embedded e il debugging di Asic e SoC complessi.

La famiglia ZeBu (Zero Bugs) è composta dal mod. XL, offerto in configurazione per montaggio a rack da 19" in grado di ospitare un massimo di 64 Fpga della famiglia Virtex II di Xilinx e dal mod. ZV, un emulatore personale in grado di garantire una capacità massima di 1,5 milioni di gate Asic e velocità di funzionamento fino a 12 MHz. Si tratta dello strumento ideale per la verifica di blocchi logici, Ip, Fpga e circuiti Asic di piccole dimensioni. Realizzato sotto forma di una scheda Pci, ZeBu-ZV si inserisce direttamente in Pc desktop e si integra perfettamente con i tool di sintesi e i simulatori logici utilizzati da parecchi progettisti di chip. Un'interfaccia di emulazione in circuit, Ice pod, collega ZeBu-ZV al sistema target e/o core Ip hard attraverso un massimo di 744 pin di I/O.

L'utilizzo degli emulatori di Eve consente di procedere all'integrazione delle componenti hardware/software nelle fasi iniziali del ciclo di progetto, in modo da ridurre sia il rischio di re-spin sia il time-to-market.

www.eve-team.com