

ニュース リリース

カリプト社、業界で最も先進的な RTL 消費電力最適化プラットフォームを発表

PowerPro5.0はSoCの消費電力を削減するため、独自のシーケンシャルな最適化手法とRTLでの消費電力解析を提供し、かつ処理速度を2倍に高速化

カリフォルニア州サンタクララ市発 — 2011年5月26日 — シーケンシャル・アナリシス技術のリーダーであるカリプト・デザイン・システムズ社は、本日、SoCの電力消費を削減するための包括的なRTL消費電力最適化ツールスイートであるPowerPro™ Platformのバージョン5.0を発表しました。PowerPro Platformは、RTLでの消費電力の解析、シーケンシャル等価性検証、そして多くの実績を持つロジック、メモリ、および組み込みプロセッサ部のダイナミック消費電力とリーク消費電力を削減するための機能を含みます。

PowerPro Platformのバージョン5.0は、高度なリセット論理の挿入、ボトム・アップ・フローのサポート、新しいRTL消費電力解析機能、大きなValue Change Dump(VCD)ファイルを必要としないFast Signal Database(FSDB)の読み込み機能を含むユーザビリティを向上させるための機能を提供します。また、旧バージョンに対して処理速度を2倍向上させ、PowerPro MG(メモリ・ゲーティング)のためにシーケンシャル・アナリシス・エンジンの強化などを含め、これま

で以上にメモリとロジックの消費電力を削減するためにいくつかの新しい最適化手法を追加しました。

「当社のPowerPro Platformは、RTLの消費電力最適化において業界の最先端を行っていることは明確です。」と、カリプト社の最高技術責任者(CTO)アンモール・マーサー(Anmol Mathur)は述べています。「当社の基幹特許技術であるシーケンシャル・アナリシスに基づいて、PowerProは優れた品質の結果を出し、それは一貫して設計者が手作業で最適化する以上の結果を出します。更にこれまでPowerProをマニュアル・モードでご利用いただいていた顧客の中で、バージョン5.0のユーザビリティと処理時間の改善により、完全自動モードへ移行されるようになった顧客が複数おられたことも特筆すべき事柄です。これはプロジェクトの開発期間を短縮するだけでなく、IP再利用などでよく見られるような設計チームが設計ブロックを深く理解していないような場面での最適化にも理想的ツールと言えます。」

PowerPro Platformについて

PowerProは業界で最も包括的なRTL消費電力最適化プラットフォームです。

PowerProはPowerPro CG(クロック・ゲーティング)、PowerPro MG(メモリ・ゲーティング)、PowerPro Analyzer、RTL Power Analysis、およびSLEC Proを含み

ます。カリプト社の特許であるシーケンシャル・アナリシス技術に基づいて、PowerProは全てのタイミング・バウンダリとクロック周期に渡って設計を解析し、更なる消費電力の削減可能な機会を多数発見し、最終的に最適化されたRTLという形で優れた品質の結果を導きだします。

各PowerProモジュールは全自動モードとマニュアル・モードの両方で動作し、ユーザは設計の各セクションに最適なモードを柔軟に選択することができます。例えば、PowerProは全自動モードで、ロジック部分のクロック・ゲーティングを実行できますし、組み込みプロセッサに対してはマニュアル・モードに切り替えて実行させることができます。マニュアル・モードでは、ユーザは自動モードと同じく全ての消費電力削減のための情報にアクセスできますが、RTLが何も変更されない点だけが異なります。そのかわりに消費電力を削減させるためのRTL変更方法をPowerProが設計者に知らせます。

PowerProは包括的なRTL出力機能により、全自動モードをサポートします。そして、カリプト社のSLEC Proとシームレスに統合されています。PowerProは独立したフォーマル等価性検証ツールを統合する唯一のRTL消費電力最適化ツールですので、顧客は安心して全自動モードの処理方法を選ぶことができます。

SLEC Proは、出力された最適化後のRTLの等価性を証明するので、長時間を要するシミュレーション検証環境の変更や膨大なシミュレーションから顧客を解放します。

DACでのカリプト社の出展

カリプト社の SLECとPowerPro Platformのデモンストレーションは、カリフォルニア州サンディエゴ市 サンディエゴ・コンベンションセンターにて開催されるDACにて、展示会の開催期間中、月曜日から水曜日までの午前9時から午後6時まで、カリプト社のブース#2012でご覧頂けます。

個別デモをご希望の場合、以下のWEBページ、あるいは担当営業へご連絡の上、ご予約をお願い致します。

WEB: http://www.calypto.com/dac_registration.php.

EMAIL: calypto_info_japan@calypto.com

カリプト社について

2002年設立の米国カリプト・デザイン・システムズ社はその特許のシミュレーション・アナリシス技術に基づいたクラス最良のRTL消費電力最適化と機能

検証ソフトウェアを提供することによって、設計者が高品質で、低消費電力の電子製品を設計することを可能にします。カリプト社はフォーチュン500社に入る顧客を全世界に持ち、また、ケイデンス社のコネクション・プログラム、IEEE-SA、シノプシス社のSystemVerilog Catalyst Program、およびメンター・グラフィックス社のOpenDoor Programのメンバーです。カリプト社は現在、ヨーロッパ、インド、日本、それに北米の各地域に拠点を持ちます。米国本社の所在地は、2933 Bunker Hill Lane, Suite 202, Santa Clara, Calif. 95054. 電話: (408) 850-2300.

当社に関する詳細については、www.calypto.com をご覧ください。

本発表に関する詳細については、以下までお問い合わせください。

カリプト・デザイン・システムズ株式会社

マーケティング 山本修作

電話: 045-470-2070

Email: shusaku@calypto.com

住所: 〒222-0033 横浜市港北区新横浜 2-3-4 クレシェンドビル 9F

###

カリプト社、PowerPro はカリプト・デザイン・システムズ社の商標です。その他の製品および社名はそれぞれの会社の商標または登録商標です。