

ニュースリリース

AMD がプロセッサ設計での消費電力削減のために カリプト社製 PowerPro CG を採用 PowerPro CG がピーク作動時の 1 ワットあたりの性能を向上

カリフォルニア州サンタクララ市ー 2008 年 8 月 4 日ー シーケンシャル・アナリシス・テクノロジーで業界をリードするカリプト・デザイン・システムズ社は、本日、AMD 社 (NYSE: AMD) が次世代ビジュアルメディア・プロセッサの消費電力を最適化するために PowerPro CG(クロックゲーティング用)を採用したことを発表しました。

AMD 社が PowerPro CG を選択した理由は、唯一 PowerPro CG だけがピーク作動時の消費電力を削減することができたことにあります。その結果、高性能でかつ低消費電力な仮想現実空間を取り扱うグラフィックス・ソリューションにおいて、1 ワットあたりの性能を向上させるのに寄与しました。 低消費電力デザインのリーダーである AMD 社は、複数のデザインとアプリケーションで評価した後に PowerPro CG を選択しました。

「PowerPro CG の RTL クロックゲート最適化機能は使い勝手がよく、我々の技術者は最小限の労力でクロックゲーティングの改善すべき箇所を見つけて出すことができました。」と、AMD 社シリコン・エンジニアリング部フェローのデヴィッド・ホイ氏が述べています。同氏は、さらに「PowerPro CG は目覚ましい消費電力の最適化能力を示し、これからも AMD 社の設計で使用するのに見合うだけの十分な結果を出しています。」と述べています。

カリプト社の特許であるシーケンシャル・アナリシス・テクノロジーに基づく PowerPro CG は、ピーク時を含む回路動作中の電力消費を低減します。PowerPro CG は、複数のクロック・サイクルをまたいで回路の動作を解析、ゲーティング可能な論理を特定し、元の RTL コードに対してシーケンシャルなインーブル論理を挿入します。その際に、ユーザが定義したプラグマとコメントはすべてが保持されます。PowerPro CG はマニュアルのクロックゲーティングと比較し、極めて短い時間で一貫して好結果をもたらします。

「AMD 社は低消費電力のプロセッシング・ソリューションのリーダーとして認知されており、カリプト社製品の長年のユーザでもあります。今日の最新の低消費電力設計フローのために AMD 社と協力できることを喜んでいます。」と、カリプト・デザイン・システムズ社マーケティング・ダイレクターのミッチ・デールは付け加えています。

カリプト社について

2002年設立の米国カリプト・デザイン・システムズ社はその特許のシーケンシャル・アナリシス技術に基づいたクラス最良の消費電力最適化と機能検証ソフトウェアを提供することによって、設計者が高品質で、低消費電力の電子システムを作り出すことを可能にします。

カリプト社はフォーチュン500社に入る顧客を全世界に持ち、また、ケイデンス社のコネクション・プログラム、IEEE Standards Association (IEEE-SA)、シノプシス社のSystemVerilog Catalyst Program、メンター・グラフィックス社のOpenDoor Program のメンバーです。

カリプト社は現在、ヨーロッパ、インド、日本、それに北米の各地域に拠点を持ちます。米国本社の所在地は、2933 Bunker Hill Lane, Suite 202, Santa Clara, Calif. 95054. 電話: (408) 850-2300 です。当社に関する詳細な情報については、www.calypto.com をご覧ください。

本発表に関する詳細については、以下までお問い合わせください。

カリプト・デザイン・システムズ株式会社
マーケティング
山本 修作

電話: 045-470-2070
Email: shusaku@calypto.com
FAX: 045-470-2079
住所: 〒222-0033 横浜市港北区新横浜2-3-4
クレシェンドビル 9F

###

Calypto、*PowerPro*、*SLEC*、および *Enabling ESL* はカリプト・デザイン・システムズ社の商標です。その他の製品名および会社名はそれぞれの会社の商標または登録商標である場合があります。